

Figure 1 shows the schematic diagram of the proposed 32-bit parallel multiplier. The multiplier is implemented using a 32-bit parallel multiplier architecture. The input numbers are represented by 32-bit registers, and the output is a 64-bit register. The multiplier is composed of a 32-bit parallel multiplier block and a 64-bit parallel multiplier block. The input numbers are represented by 32-bit registers, and the output is a 64-bit register. The multiplier is composed of a 32-bit parallel multiplier block and a 64-bit parallel multiplier block. The input numbers are represented by 32-bit registers, and the output is a 64-bit register. The multiplier is composed of a 32-bit parallel multiplier block and a 64-bit parallel multiplier block.

4. Исходное положение контактов SQ3...SQ7
выключателя и микровыключателя SQ2
электромеханического предохранительного
выключателя.

5. Выбор SQ2...SQ4 обозначены условно 1,2 – н.д.;
3,4 – н.з

6. Функциональное название контактов:
SQ1...SQ7,4 – контакты оконной заборки пружины
выключателя

SQ2 – контакт блокировочный при
выдвигании-вытягивании;
SQ3 – контакт блокировочный в цепи выключения;
SQ4 – контакт блокировочный в цепи опускания;
SQ5...SQ7 – контакты для внешних потребителей
цепей.

7. Сопряжение

н.д. – нормально разомкнутые (замыкающие) контакты;
н.з. – нормально замкнутые (размыкающие) контакты.

[illegible]

3. На включение в заказчиком в течение 200 м от места установки только при расцеплении составов предельно заказчика.